

Decoder

Componente combinatorio con n bit in input e 2^n output. Se l'input vale k , allora la k -esima uscita sarà accesa, tutte le altre spente. Equivalente ad un demultiplexer con input sempre 1. Come il demux usa solo un livello di porte AND se $n \leq 8$ (senza OR), quindi è più veloce delle altre porte.